

TEME DE PROIECTE LA CALCULATOARE NUMERICE

1. Sa se proiecteze, in Verilog sintetizabil, un procesor microprogramat compatibil cu procesorul Intel 8086, bazat pe circuite din familia AMD29xx prezentate la curs.
2. Sa se proiecteze, in Verilog sintetizabil, un procesor microprogramat compatibil cu procesorul DLX (sau MIPS), bazat pe circuite din familia AMD29xx prezentate la curs.
3. Sa se proiecteze, in Verilog sintetizabil, procesorul DLX prezentat la curs, in varianta fara banda de asamblare si operand instructiuni intr-un singur ciclu de ceas.
4. Sa se proiecteze, in Verilog sintetizabil, procesorul DLX prezentat la curs, in varianta fara banda de asamblare si operand instructiuni in mai multe perioade de ceas.
5. Sa se proiecteze, in Verilog sintetizabil, procesorul DLX prezentat la curs, in varianta microprogramata.
6. Sa se proiecteze, in Verilog sintetizabil, procesorul DLX prezentat la curs, in varianta „fuzzy”.
7. Sa se proiecteze, in Verilog sintetizabil, procesorul DLX prezentat la curs, in varianta „embedded”.

Cerintele de prezentare a proiectelor de CN se gasesc pe site-ul www.csit-sun.pub.ro.